職務経歴書

2023 年 10 月 13 日現在
氏名：ワーク太郎

■職務経歴概要

20XX 年に株式会社 AAAAAAA に入社し、デジタル TV 放送方式の研究から方式策定まで関与し、LSI 製品化フェーズになり半導体設計に携わってきております。プロトタイプの FPGA の基板設計から試作・評価、LSI 設計では RTL 設計、評価環境の構築、量産設計に向けたプロジェクト立ち上げ等、全般に携わってまいりました。
直近では Bluetooth LSI や制御用マイコンなどのプロジェクトリーダーとして設計だけでなく顧客との仕様整合、営業、設計部門、量産工場との連携など全般に携わっております。

■得意とする経験・分野・スキル

・デジタル回路設計～検証～試作工程～量産工程まで多岐にわたる分野の経験
・FPGA 基板設計から、RTL の実装、動作検証、オシロスコープ、ロジックアナライザー、
　測定器を活用しての評価、設計フィードバック
・制御用 I/F、評価用ソフト、デモソフトなどのソフトウェアプログラミング技術
・製品の顧客との仕様整合、設計、LSI 実装までの工程管理、リソース管理

■会社履歴

期間	会社名
20XX 年 XX 月～現在	株式会社 AAAAAAA

■職務経歴詳細

株式会社 AAAAAAA　　20XX 年 XX 月～現在

事業内容：半導体開発、電気製品開発
従業員数：●名
資本金：●億円

期間	業務内容	職位
20XX 年 XX 月 ～ 20XX 年 XX 月	**デジタル TV 方式研究** 【担当業務】 ・誤り訂正方式理論検討、 シミュレーション →誤り訂正チームのリーダーとして理論検討から妨害特性改善アルゴリズムを検討 ・ブレッドボード製作、方式検討 →FPGA ボードを設計し、アルゴリズムの最適化を検討、実験 ・評価、実証実験 →プロトタイプを試作し日本全国でのフィールド試験に活用 ・学会発表、共同研究 →株式会社●●兼務。日本のデジタル TV 方針の策定に寄与。ARIB 標準に採択。特許化し●●会社にライセンスを提供	チーム 20 名 職位：メンバー 　　サブテーマリーダー

20XX年XX月 ～ 20XX年XX月	**汎用TV復調LSI設計・　新規開発** 【担当業務】 ・仕様書作成 →仕様の提案にはじまり、最適なアーキテクチャとなるよう設計方針を固める ・論理設計・検証(Verilog/SystemVerilog) ・ブレッドボード製作（FPGA） →品質向上のためLSI実装前にプロトタイプで検証を行うFPGAボードシステムの設計 ・試作・試験・評価まで一連の管理 →FPGA のプロトタイプでフィールド実験。車載実験で受信データを取得し環状線の設計に反映した。 ・海外出張：3-4回　うち2週間のフィールドテスト(中国) →●●大学から中国デジタル放送方式を導入しLSIを開発 →現法担当者とペアになり中国全土でTVの受信実験を実施	チーム20名 職位：リーダー（設計・評価）
20XX年XX月 ～ 現在	**Bluetooth、制御用マイコン、血糖値計用アナログ混載LSI** 【担当業務】 ・顧客であるメーカーとのスペック打合せ →顧客要望を取り入れつつ、設計難易度やコストがあがらないように誘導 ・仕様書作成 →ユーザーの使い勝手と設計視点を両立する実装仕様を策定。ドキュメント管理 ・論理設計･検証 →技術的な経験が活かされるフィルタ部の設計を担当。 ・プロジェクト管理業務・スケジュール管理・メンバー管理 →営業、フロントエンドからバックエンド、製造工程にいたる全工程の進捗管理とトラブルの対応 ・量産化に向けた対応・工場との交渉 →製造プロセスの問題や顧客の日程要請などのスケジュール調整	チーム20名 職位：リーダー(設計・評価) マネジメント（工数、勤務管理）

■スキル/テクニカルスキル

・理論検討（誤り訂正、通信路　C/Perl/Python）
・デジタル回路設計技術(verilog)
・理論検討（誤り訂正、通信路　C/Perl/Python）
・シミュレーション（Synopsys製vcs　Cadence製ISE）
・FPGA実装（XILINX製ISE/Viavdo　ALTERA製Qualtus）
・GDS(●●社virtuso)　※閲覧程度のレベル
・オシロスコープを使用した検証、解析　（Tektronix、Lecroy他）
・ロジックアナライザーを使用した検証、解析　（Tektronix,Agilent　他 ）
・GPIB/I2C/UART/USBによる自動制御（excel、VisualC++、Python）
・PCスキル　Excel(関数利用、グラフ作成)、PowerPoint(資料作成)、Word(仕様書作成)、Redmine

■資格

・TOEIC●点（社内実施）

※現在の語学レベル：英語を使用した実務経験　●年

主に技術マニュアルの読解等、日常会話程度のレベル

■自己 PR

仕様設計～回路設計～検証～試作工程～量産工程まで多岐にわたる分野の経験があること

方式検討段階からシミュレーション、方式作成を行い、論文提出、特許出願、権利化などの経験もあります。

LSI の設計では汎用 LSI として特定の顧客にだけでなく、様々な要求を取り込み、提案型の仕様策定から取り組んでいました。FPGA 経験は 30 年近く、ブレッドボード設計からプロトタイプ設計、LSI の実機検証として製品の品質向上に努めました。設計だけでなく評価においても各種測定の使用経験があります。制御用ソフトウェアも評価用の簡易なものから顧客評価用の制御ソフトの製作まで担当した経験があります。開発した LSI 品種は 30 種程度あり、2 億個の売り上げで企業に多大な貢献をしました。

新しいことに常にチャレンジし、好奇心を持ち続けること

途中から全体を見るプロジェクトマネージャーとして参加した場合も、異なる文化や技術の理解につとめ、円滑なコミュニケーションを心掛けました。

状況に応じて、時には助けたり、助けてもらったりと柔軟に組織間の壁を乗り越えて、臨機応変に関連部門に働きかけたり、担当者の個性やスキルから最適な仕事アサインを適宜見直したりなど全体の指揮をとりました。

以上